2) La función de una memoria ROM es solo la lectura de información. La arquitectura de una Memoria ROM está conformada por un Decodificador y una Matriz. Desde el punto de vista de los circuitos lógicos, se caracterizan por tener conexiones fijas en el arreglo de compuertas AND y conexiones programables en el arreglo de compuertas OR.

La clasificación de las ROMS son:

Dispositivos tipo PAL Programable Array Logic

Dispositivos tipo PLA o F-PLA (field-PLA)

PROM = Programmable ROM.

EPROM = Erasable Programamble ROM

EEPROM = Electrically Erasable Programmable ROM

3) El flag del overflow se posicionara como verdadero, cuando el numero supere el rango de bits permitidos.

4) La compuerta que entrega 1 si las salidas son iguales es la compuerta NXOR.

5) La diferencia entre el BCD empaquetado y desempaquetado, es que el desempaquetado ocupa 4 bits por numero para indicar el bit de zona, mientras que el empaquetado no.

6) Utilizando en conjunto el código de paridad vertical con el horizontal se construye el código de paridad entrelazada, que además de detectar errores permite corregirlos. Lo que se debe tener en cuenta es que no haya más de 1 error por fila o columna.

7) El rango de presentación (-215; 215-1).

8) ¿?  
9) El formato minimo para que en esta operación no haya overflow es de 8 bits. Me base en el rango del resultado de la operación.

10)